@ 公 開 特 許 公 報 (A) 平4-28289

⑤Int. Cl. 5

識別記号

④公開 平成4年(1992)1月30日

H 05 K 3/36 G 09 F 9/00

3 4 8 P 3 4 8 B 6736-4E 6447-5G 6447-5G*

庁内整理番号

審査請求 未請求 請求項の数 1 (全6頁)

ᡚ発明の名称 端子列接続方法

②符 願 平2-133038

20出 頭 平2(1990)5月23日

@発明者 爰 河

放 兵庫県尼崎市塚口本町8丁目1番1号 三菱電機株式会社

材料研究所内

⑩発明者 大槻 英明

兵庫県尼崎市塚口本町8丁目1番1号 三菱電機株式会社

材料研究所内

@発明者 仁木 籔一

兵庫県尼崎市塚口本町8丁目1番1号 三菱電機株式会社

材料研究所内

⑩発 明 者 安 達 光 平

兵庫県尼崎市塚口本町8丁目1番1号 三菱電機株式会社

材料研究所内

⑪出 願 人 三菱電機株式会社

東京都千代田区丸の内2丁目2番3号

⑩代 理 人 弁理士 大岩 増雄

外2名

最終頁に続く

明 細 書

1. 発明の名称

端子列接統方法

2. 特許請求の範囲

回路基板に形成された端子列と可検性を有するフレキシブル基板に形成された端子列を接続する方法において、 上記フレキシブル基板の端子ピッチより狭く形成し、チを上記回路基板の端子列を互いに対向させて仮位置合わせし、 上記フレキシブル基板の端子列を加熱した機器では上記フレキシブル基板の端子列を上記回路基板の端子列に対応合致させた後、上記両端子列を熱圧着するようにした端子列接続方法。

3. 発明の詳細な説明

[産業上の利用分野]

この発明は、例えば被温バネルや駆動用ICを 搭載した回路基板上に形成された端子列に、 可撓 性を有するフレキシブル基板の端子列を接続する 方法に関するものである。

[従来の技術]

第 5 図 は 例 え ば 特 間 昭 62 - 143086号 公 報 に 示 さ れた従来の端子列接統方法を示す断面構成図、第 6 図はその従来法により実装した液晶パネルモジ ュールの外観を示す平面図である。 図において、 (1)は液晶パネル、(1a)は液晶パネル(1)とに形成 されたITO、A1等からなる電極端子、(2) は この電極端子(1a)と接続するための小型フレキシ プル配線 巷板(以下小型FPCと記す)、 (2a)は小 型FPC(2)上に形成された出力電極端子、(2h) は同じく小型FPC(2)上に形成された入力電極 端子、(3)は液晶パネル(1)上の電極端子(la)と小 型FPC(2)上の出力電極端子(2a)を電気的かつ 機械的に接続するための異方性群電膜、(4)は小 型FPC(2)毎に実装された駆動用IC、(5)は駆 動用 1 C (4) を動作させるために入力信号を供給 するための入力用プリント配線装板(以下入力用 PWBと記す)、 (5a)は人力用PWB(5)上に形成 された電極端子、(6)は加熱・加圧するためのボ ンディングツールである。 矢印はボンディングツ ール(6)の駆動方向を示す。

次に結子列接続方法について説明する。 液晶パネル(1) の電極端子(1a)上、あるいは予め駆動用IC(4)が実装された小型FPC(2)の出力電極端子(2a)上のどちらか一方へ異方性導電膜(3) を例えば圧着温度120℃、加圧力5 kgf/cm、圧箭時間3秒の条件で熱圧着により供給する。 次いで異方性導電膜(3) の離型紙(図示せず)を除去し、液晶パネル(1)の電極端子(1a)と小型FPC(2)の出力電極端子(2a)と位置合わせした後、局部加熱による部分的な仮止めを3辺に配置した個々の小型FPC(2)句に行う。

次いで、長さが液晶パネルのどの辺よりも長い ポンディングツール(6) を使用し、 例えば圧 着温 度 180℃、 加圧力 30kgf / cm、 圧 着時間 30秒 の条件 で 1 辺ずつ、 3 辺について圧着を実施し、 液晶パ ネル(1)へ小型FPC(2)を実装する。

次いで第6図に示すように、小型FPC(2)の人力電極端子(2b)と人力用PWB(5)の電極端子(5a)を位置合わせし、それぞれについてはんだ付け等による接続を行う。

-3-

C をポンディングする事は極めて困難であり、 品質安定性や信頼性に欠け、 大変歩留まりが悪いという問題点があり、 実用化できるものではなかった。

この発明は上記のような問題点を解消するためになされたもので、 極めて困難であった、 例えば 長さが 200mm、 端子ピッチが100μm程度の長尺後 細ピッチを有するFPCの一括ボンディングが容易に精度よく行える、 接続信頼性の高い端子列接 統方法を得ることを目的とする。

[課題を解決するための手段]

この発明の端子列接続方法は、回路基板に形成成に形成された端子列を接続する際に、上記フレキシブル基板の端子ピッチを上記回路基板の端子ピッチを上記回路基板の端子 リンチュリ でいた 対向させて 仮位置合わせし、上記 フレキシ プに対向 させて 仮位置合わせ し、上記 フレキシ ル 表板の端子列を加熱し 熱影 表板の 端子列を上記 回路 表板の 端子列を上記 回路 表板の 端子列を上記 回路 表板の 端子列を上記 回路 表板の 端子列を 熱圧 着するようにし

[発明が解決しようとする課題]

以上のように、 従来の端子列接続方法において は、FPCの寸法安定性に問題があるため、複数 枚の小型FPCに分割して実装していた。即ち、 通常FPCで使用されるベースフィルムはフレキ シブルなポリイミドフィルムやポリエステルフィ ルムであり、 ガラスクロス等のマトリックス材は 可接性を阻害するため使用されない。そのため、 製造時の熱処理による収縮、 吸湿による伸びなど が顕著にあらわれる。 特に幾子ピッチが100μm程 度のFPCでは、 多端子(例えば 500端子以上) になればなるほど累積ビッチ誤差が大きくなるた め、 使用されるFPCの端子列の長さに自ずから 制約が生じる。従って、例えば大型液晶パネルに FPCを実装するには端子ビッチずれを抑制する ためにFPCを分割して実装しなければならず、 そのため複数枚の小型FPCを1枚ずつ個別に位 塵合わせしなければならないという問題点があっ た。即ち、従来の端子列接続方法では、例えば接 統長さが200mm、 端子ピッチ 100μmの長尺のFP

-4-

たものである。

[作用]

「実施例]

以下、この発明の実施例を図について説明する。 第1図はこの発明の一実施例の液晶パネルモジュールにおける端子列接統方法を示す断面構成図で、 第2図(a)(b)はこの発明に係わるFPCの熱膨張

による寸法変化の状態を示す平面図で、(a) は加 然前、仮位置合わせ後の状態を、(b)は熱膨張に よりFPCの端子列が回路基板である液晶パネル の端子列に合致した状態を示しており、第3図は この方法により実装した液晶パネルモジュールの 外観を示す平面図である。 図において、(1) は回 路 茶板、 この 場合 は液晶パネル、 (1a)は液晶パネ ル(1) 上に形成されたITO、 A 2 等からなる電 極端子、(21)はこの電極端子(1a)と接続するため の、予め端子ピッチが液晶パネル(1) より狭く形 成されたフレキシブル基板で、この場合は100μm ビッチで液晶パネル(1)より50μπ程度短くした長 さ 200mmの 端 子 列 が 形 成 さ れ た 25 μ m 厚 の ポ リ イ ミ ドベースの長尺フレキシブル配線基板(以下長尺 FPCと記す)、 (21a)は長尺FPC (21)上に形成 された電極端子、(3)は液晶パネル(1)上の電極端 子(ia)と長尺FPC(21)上の面極端子(21a)を電 気的かつ機械的に接続するための異方性導電膜、 (6) は接続部分を熱圧着するためのボンディング ツール、(7) は長尺FP'C(21)の電極端子(21a)

-7-

FPC(21)の電極端子(21a)が異方性導電幕(3)を 介して軽く接触する程度に長尺FPC(21)を液晶 パネル(1) 上に配置、 仮位置合わせする。 ここで、 加熱温度によるFPCの膨張量を考慮して、 長尺 FPC(21)の端子ビッチは液晶パネル(1)の端子 ビッチより狭く、 即ち長尺FPC(21)の端子列長 さは液晶パネル(1)の端子列長さよりあ50// m程度 短く形成しているため、製造時の熱処理や保管条 件などによる寸法変化が生じたとしても液晶パネ ル(1) の端子ピッチより広く、 端子列長さより長 くなることはない。 そのため、 長尺FPC(21)の 端子列中央を対応する液晶パネル(1)の端子と位 置合わせすると、中央部は正確に位置合わせでき るが、 長尺FPC(21)端子列の 両端部は理論的に は"端子列長さの差"/2ずつ液晶バネル(1) の端 子よりも中央よりに位置決めされることになる。 そこで第2図(a) に示すように長尺FPC(21)の 場 子列 両 端 の ズ レ 景 を 同 じ 程 度 に 調 整 し て 仮 位 麗 合わせをする。 次いで、 双方の電極端子同士を対 応合致させ位置合わせを行う。温度調節付温風発

部分を加热するための温風を発生する温度調節付温風発生装置、(8)は温度調節付温風発生装置(7)からの温風を長尺FPC(21)の電極端子(21a) 部へ吹き付けるための温風吹き出しノズル、(9) は液晶パネル(1) の電極端子(1a)と長尺FPC(21)の電極端子(21a) の位遷合わせ状態を確認するためのモニターカメラ、(51)は駆動用IC(4) が実装されたブリント配線基板である。 細線矢印は温風・エングツール(6) の駆動方向、 太線矢印は温風、二重線矢印は長尺FPC(21)の仲長方向を派す。 また、第4図はこの長尺FPC(21)の熱影張による伸び量と温風温度との関係を示すグラフで、縦軸は伸び重(μπ)機軸は温風温度(℃)を表わす。

次に端子列接線方法について説明する。 液晶パネル(1) の電極端子(1a)上、 あるいは長尺FPC(21)の電極端子(21a) 上のどちらか一方へ異方性 導電膜(3)を 例えば圧着温度120℃、 加圧力 5 kgf / cm、 圧着時間 3 秒の条件で熱圧 籍により供給する。 次いで異方性導電膜(3)の離型紙 (閉宗せず)を除去し、液晶パネル(1) の電極端子(1a)と長尺

-8-

生装置(7)から供給される温風を長尺FPC (21)の上部に配した温風吹き出しノズル(8)により長尺FPC (21)の端子列に吹き付け加熱する。 而うして長尺FPC (21)の端子列部は熱影恐し、 第 4 図に示すように温風の温度に応じて伸び、 第 2 図(b)に示す如く 長尺FPC (21)の端子列の熱影張の状態変けれる。 なお、 加熱は長尺FPC (21)の端子列の熱影張の状態変ける。 なお、 加 然 長尺FPC (21)の端子列の熱影張の状態変ける。 で観察しながら行う。 双方の端子列が対応合致したモニターカメラ会致にでしながら行う。 双方の端子列が対応合致したところで響早くボンディングツール(6)を長尺FPC (21)の接続部上部へ移動させ、 所定の熱に発条件、 例えば圧着温度 180℃、 圧力 30 kgf / ご、 圧着時間 30秒でボンディングを 1 辺ずつ、 3 辺について実施する。

なお、ボンディング後、電温まで冷却される際に発生する長尺FPC (21)の収縮力(剪断応力)は異方性導電膜(3)による液晶パネル(1)と長尺FPC (21)の接着強度に比べ非常に低い値であるため、 長尺FPC (21)の収縮による接続不良は発生

しない。

また、第3図に示す駆動用 J C (4) が実装されたプリント配線基板 (51) は以上と同様な工程で長尺 F P C (21)と接続される。

このように、予め液晶パネル(1)の端子ピッチ より狭くした端子ピッチを有する長尺FPC(21) の端子列を熱膨張により伸ばすことができるため、 . たとえ端子ピッチが 100 μm、 長さ200mm程度の長 尺版細ヒッチFPC(21)に多少の寸法ばらつきが あっても、接続される液晶パネル(1) の端子列と 正確に位置合わせ(対応合致)ができ、 位置合わ せが完了した時点で直ちにポンディングを行うた め、極めて高精度な接続が行える効果がある。 即 ち大型の液晶パネルにおいてもFPCを小さく分 割することなく1辺につき1枚の長尺FPCで両 端子列同士を容易に精度よく一括ボンディングで きる。また、接続部が温風により予備加熱される ため、接続時間の短縮が図れるばかりでなく、 液 晶パネル(1) へのボンディングツール(6) による 急激な熱ストレスを緩和することができるため、

-11-

[発明の効果]

4. 図面の簡単な説明

第1 図はこの発明の一実施例の液晶表示装置における端子列接続方法を示す断面構成図、 第2 図(a)(b)はこの発明に係わるFPCの熱膨張による寸法変化の状態を示す平面図で、 (a) は加熱前、

液晶パネル(1) のクラック発生を防止することが できる。

なお、上記実施例ではポンディングツール(6) とモニターカメラ(9) は平行移動する方式としているが、モニターカメラ(9) を端子列方向に対して角度を持たせ、ポンディングツール(6) が常に長尺FPC(21)の端子列上部に位置されるような状態で長尺FPC(21)の端子列をモニターできる位置に配設しても良い。

さらに、 薄膜トランジスタを内蔵するアクティアマトリックス型液晶パネルでは、 静電気による素子破壊や電気特性の劣化が生じやすく、 帯電気対策が必要である。 そこで、 温度のための静電気対策が必要である。 そこで、 温度は、 温風吹き出しノズルからイオン化温風を吹き付けて液晶パネルや長尺FPCに帯電した静電気を中和するとよい。 これにより、 変子の静電気 破壊や特性劣化を防止できる。 さらに静電気 破壊や特性劣化を防止できる。 さらに静電気 な 及 繋 の で 表 な の 深入による 接続 不良が抑制される 効果がある。

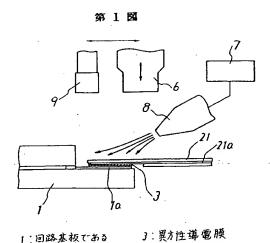
-12

(b) はFPCの端子列が回路基板の端子列に合致した状態を示し、 第3回はこの発明の一実施例により実装した液晶パネルモジュールの外観を示す平面図、 第4回はこの発明に係わるFPCの熱影張による伸び量と温風温度との関係を示すグラフ、第5回は従来の端子列接統方法を示す断面構成図、第6回は従来法により実装を行った液晶パネルモジュールの外観を示す平面図である。

図において、(1)は回路基板である液晶パネル、(1a)は電極端子、(3)は異方性導電膜、(6)はポンディングツール、(7)は温度調節付温風発生装置、(8)は温風吹き出しノズル、(9)はモニターカメラ、(21)は長尺フレキシブル配線基板、(21a) は電極端子である。

なお、 図中、 同一符号は同一、 または、 相当部分を示す。

代理人 大岩塘雄



1:回路基板である 液晶パネル

la:電極端子

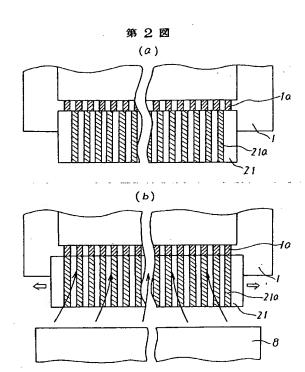
7:温度調整温風発生裝置 8:温風吹出しばル

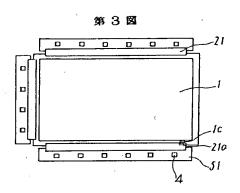
21:長尺フレキシブル配線基板

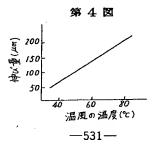
21a:電極端子

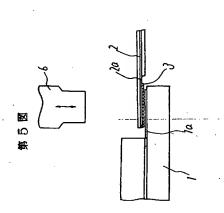
9:モニターカメラ

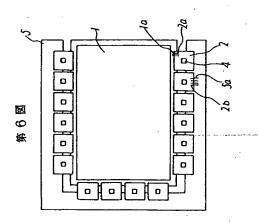
6:ボンディングツール











第1頁の続き

®Int. Cl. 5

識別記号

庁内整理番号

H 01 R 43/00

Z 6901-5E

⑩発 明 者 高 砂 隼 人 兵庫県尼崎市塚□本町8丁目1番1号 三菱電機株式会社 材料研究所内

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

04-028289

(43) Date of publication of application: 30.01.1992

(51)Int.CI.

H05K GO9F 9/00 H01R 43/00

(21)Application number: 02-133038

(71)Applicant: MITSUBISHI ELECTRIC CORP

(22)Date of filing:

23.05.1990

(72)Inventor: ENKAWA TOORU

OTSUKI HIDEAKI NIKI KENICHI ADACHI KOHEI

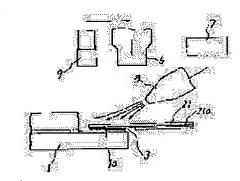
TAKASAGO HAYATO

(54) CONNECTING METHOD OF TERMINAL TRAIN

(57)Abstract:

PURPOSE: To enable a bonding operation to be carried out collectively with ease and accuracy by a method wherein a terminal train provided to a flexible board is thermally expanded by heating and bonded by thermocompression to a terminal train formed on a circuit board coinciding with them.

CONSTITUTION: Electrode terminals 1a are formed on a circuit board which serves as a liquid crystal panel 1, and electrode terminals 21a are provided onto a flexible board 21, where the terminals 21a are provided short in space between them. At this point, an anisotropic conductive film 3 is provided to either of the terminals 1a and 21a through thermocompression bonding, and the liquid crystal panel 1 and the flexible board 21 are arranged and aligned with each other so as to enable the terminals 1a and 21a to come into light contact with each other on the panel 1. Hot air fed from a hot air generator 7 provided with a temperature regulator is made to blow against the terminals 21a to thermally expand them by heating. Then, the terminals 21a are elongated in space between them with the rise of temperature, and the terminal trains of the panel 1 and the board 21 are made to coincide with each other. At this point, a bonding tool 6 is quickly moved above the joint of



the board 21, and the terminals 1a and 21a are joined together through thermocompression bonding. By this setup, a bonding process can be collectively executed with ease and accuracy.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office